



Curriculum vitae Europass



Amplasare
FOTO

Informații personale	
Nume / Prenume	Chiper Leferman Doru Florin
E-mail(uri)	chiper@etti.tuiasi.ro
Naționalitate(-tăți)	Română
Experiența profesională <i>(în ordine invers cronologică)</i>	
Perioada	2013-prezent
Funcția sau postul ocupat	Profesor universitar
Activități și responsabilități principale	Predare, cercetare, conducere doctorat
Numele și adresa angajatorului	Universitatea Tehnică „Gh. Asachi” Iași
Tipul activității sau sectorul de activitate	Am predat cursuri si am condus lucrari de laborator la disciplinele Bazele sistemelor de achizitie a datelor , Tehnici avansate de sinteza a sistemelor digitale complexe si Arhitectura Microprocesoarelor Conduc un doctorand care se afla in anul doi de pregatire
Perioada	1997-2013
Funcția sau postul ocupat	Conferențiar universitar
Activități și responsabilități principale	Predare, cercetare
Numele și adresa angajatorului	Universitatea Tehnică „Gh. Asachi” Iași

Tipul activității sau sectorul de activitate	
Perioada	2005
Funcția sau postul ocupat	Visiting professor
Activități și responsabilități principale	Activități în domeniul sintezei și implementării de algoritmi de prelucrare digitală a semnalelor
Numele și adresa angajatorului	Universitatea Concordia, Montreal, Canada
Tipul activității sau sectorul de activitate	Activități în domeniul sintezei și implementării de algoritmi de prelucrare digitală a semnalelor
	Universitatea Concordia, Montreal, Canada
	Se adaugă linii suplimentare dacă este cazul
Perioada	15.06.97-15.09.97
Funcția sau postul ocupat	Visiting researcher
Activități și responsabilități principale	Activități în domeniul sintezei algoritmilor bazați pe descompunerea QRD folosind arhitecturile sistolice
Numele și adresa angajatorului	Katholieke University Leuven
Tipul activității sau sectorul de activitate	
Educație și formare	<i>în ordine invers cronologică, se vor trece și cele mai importante studii post-universitare, post-doctorale, Burse studii, Stagii lucru</i>
Perioada	1999-2001
Calificarea / diploma obținută	Bursa postdoctorala
Disciplinele principale studiate / competențe profesionale dobândite	Algoritmi rapizi de prelucrare a semnalelor Implementari VLSI pentru algoritmi DSP
Numele și tipul instituției de învățământ / furnizorului de formare	Universitatea Concordia, Montreal Canada
Membru al unei Academii din România	Se vor preciza: numele Academiei, calitatea de membru și anul din care este membru Membru asociat AOSR din 2021, Membru asociat ASTR din 2021
Membru al unei Academii din străinătate	Se vor preciza: numele Academiei, țara, orașul, calitatea de membru și anul din care este membru
Membru al unor organizații științifice sau profesionale	Se vor preciza: numele organizației științifice, țara, orașul, calitatea de membru și anul din care este membru 1.Senior member IEEE din 2008

<p>Membru în Comitetul științific de organizare a unei manifestări științifice</p>	<p>Se vor preciza: perioada, tipul manifestării, instituții organizatoare, unde a avut loc [țara, oraș] – eventual dacă a fost și conducătorul manifestării [principalul organizator]</p> <p>Am fost chairman la conferința ICMRS 2017</p> <p>Am fost în comitetul tehnic de program (TPC member) la următoarele conferințe:</p> <ul style="list-style-type: none"> - EUSIPCO 2014,2015,2016, 2017,2018 -Future Technologies Computing FTC 2016,2017,2018, -Signal 2015,2016,2017,2018, -ApplePies 2017, 2018, -VisionNet 2016, 2017,2018, -SIRS-2017, 2018, -ATSIP 2017, 2018 -FICC 2017,2018, -Computing Conference 2017, 2018, -ICMDCS 2017, -IsoCC 2017
<p>Membru în Colegiul de redacție / referent al unei reviste</p>	<p>Se vor preciza: titlul revistei, editura, ISSN, factor de impact al revistei, frecvența de apariție – eventual dacă conduceți chiar dvs. revista</p> <p>1. Am fost solicitat ca expert în domeniu să fac recenzii la unele dintre cele mai importante reviste din domeniu cum ar fi:</p> <ul style="list-style-type: none"> • IEEE Trans. On Circuits and Systems for Video Technology • IEEE Transaction on Signal Processing • IEEE Signal processing Letters • IEEE Access • IEEE Transactions on Computers: • IEEE Trans. On Circuits and Systems I • IEEE Trans. On Circuits and Systems II • IEEE Communications Letters • IEEE Transactions on VLSI Systems • Circuits, Systems and Signal Processing • IET Circuits, Devices & Systems • IET Signal Processing • Electronics Letters • IETE Journal of Research <p>Sunt membru în Editorial Board pentru următoarele jurnale:</p> <ol style="list-style-type: none"> 1. Electronics (Q2-zona galbena) 2. Acoustics, Speech and Signal Processing, ISSN 2522-6827, Canada; 3. Artificial Intelligence Evolution, Universal Wiser Publisher, Singapore 4. Information Systems and Signal Processing Journal, ISSN 2371-9419, Canada; 5. Journal of Electronics and Information Science, ISSN 2371-9524, Canada; 6. Journal of Low Power Electronics and Design, Canada; 7. Journal of Electronics and Information Science, Canada; Clausius Scientific Press, Canada; 8. Journal of Electronic Research and Applications, ISSN: 2208-3502, Australia; 9. Electronics Science Technology and Applications, Singapore; 10. Science Journal of Circuits, Systems and Signal Processing, ISSN Print: 2326-9065, New York 11.. Engineering Science & Technology, 12. SCIREA Journal of Physics,

PREMII NATIONALE	Se vor preciza: titlul premiului, instituția care vi l-a acordat și anul premierii 1. Am primit premiul Academiei Romane „C. Budeanu” pe anul 2005 dar care a fost decernat în 2007.				
Aptitudini și competențe personale	Comunicare bună, spirit de echipă, fire sociabilă, capacitate de învățare rapidă, Capacitate de a menține echilibrul în grupuri cu interese uneori divergente				
Limba(i) maternă(e)	Capacitate de sinteză și analiză, capacitatea de a conduce o echipă de cercetare, capacitatea de a conduce, organiza și motiva o echipă de specialitate Electronică, calculatoare, proiectarea la nivel înalt a sistemelor digitale, DSP, microcontrolere. microprocesoare, VLSI Competențe în utilizarea calculatorului: C, MS Office, Limbaje HDL (Verilog, SystemVerilog și VHDL), Matlab, Labview				
Limba(i) străină(e) cunoscută(e)	Electronică, calculatoare, proiectarea la nivel înalt a sistemelor digitale, DSP, microcontrolere. microprocesoare, VLSI				
Autoevaluare	Înțelegere		Vorbire		Sciere
<i>Nivel european (*)</i>	Ascultare	Citare	Participare la conversație	Discurs oral	Exprimare scrisă
Limba engleză	C1	C2	C2	C2	C1
Limba franceză	B2	C2	B1	B1	B1
Limba rusă					
Limba italiană					
	(*) Nivelul Cadrului European Comun de Referință Pentru Limbi Străine				
Competențe și abilități sociale	Comunicare bună, spirit de echipă, fire sociabilă, capacitate de învățare rapidă, Capacitate de a menține echilibrul în grupuri cu interese uneori divergente				
Competențe și aptitudini organizatorice	Capacitate de sinteză și analiză, capacitatea de a conduce o echipă de cercetare, capacitatea de a conduce, organiza și motiva o echipă de specialitate				
Competențe și aptitudini de utilizare a calculatorului	C, MS Office, Limbaje HDL (Verilog, SystemVerilog și VHDL), Matlab, Labview				
Competențe și aptitudini artistice	Simț estetic dezvoltat				
Alte competențe și aptitudini					
Relațional					
Permis(e) de conducere					

<p>Informații suplimentare</p>	<ul style="list-style-type: none"> • In iunie 2013 am obtinut titlul de doctor Habil si dreptul de a conduce doctorate • 2 lucrari in IEEE Transactions on CAS-II, 1 lucrare in IEEE Transactions on CAS-I, • 2 lucrari in IEEE Trans. on Signal Processing, o lucrare in IEEE Signal Processing Letters . • Chairman la IEEE Symp. On Industrial Electronics ISIE'99, ISSCS2011 si ISSCS 2015 • Membru în Editorial Board la 10 reviste • Guest editor la Electronics and Applied Sciences • Reviewer at IEEE Trans. on Signal Processing, IEEE Trans. on Circuits and Systems, Part.I and II, IEEE Transactions on Computers, IEEE Transactions on VLSI, IEEE Access, IEEE Signal Processing Letters, Electronic Letters, IEE Proc. on Visual, Image, and Signal Processing, IET Signal Processing, IET Circuits, Devices&Systems, Circuits,Sistems &Signal Processing • Profesor invitat la Univ. Concordia, Canada în 2002 și 2004 si Univ. Telecom ParisTech din Paris in 2016 • Postdoctoral fellow Univ. Concordia, Canada 1999-2001 • Expert CNCSIS proiecte colaborative de cercetare aplicată PCCA, proiecte PD si TE <p>Evaluator ARACIS</p>
<p>Anexe (v. Anexa 4 de la pagina 9, de mai jos)</p>	<p>LISTA DE LUCRĂRI ȘTIINȚIFICE</p> <p>Membru / Expert / Responsabil / Director - ÎN ECHIPA DE CERCETARE în cadrul unor proiecte de cercetare</p>

ANEXE LA CV

ANEXA 1.1

10 lucrari relevante:

- [1] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, and T. Stouraits, 2002, “*A Systolic Array for the Discrete Sine Transform*,” IEEE Trans. on Signal Processing, Regular Papers, vol.50, no.9, 2347-2353, Sept. 2002. **(Impact factor: 5.4-Zona Rosie)**
- [2] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, and T. Stouraitis, 2005, “*Systolic Algorithms and a Memory-Based Design Approach for a Unified Architecture for the Computation of DCT/DST/IDCT/IDST*,” IEEE Transactions on Circuits and Systems- I, Regular Papers, vol.52, no.6, June 2005. **(Impact factor: 5.1-Zona Rosie)**
- [3] **D.F. Chiper**, M.N.S. Swamy, M.O. Ahmad, “*An Efficient Unified Framework for the VLSI Implementation of a Prime-Length DCT/IDCT with High Throughput*,” IEEE Transactions on Signal Processing, Regular Papers, vol.54, no.6, June, 2007. **(Impact factor: 5.4-Zona Rosie)**
- [4] **D.F. Chiper**, P. Ungureanu, “*Novel VLSI Algorithm and Architecture with Good Quantization Properties for a High-Throughput Area Efficient Systolic Array Implementation of DCT*” EURASIP Journal on Advances in Signal Processing, Vol. 2011, 2011. **(Impact factor: 1.9-Zona Galbena)**
- [5] **D.F. Chiper**, „Fast Radix-2 Algorithm for the Discrete Hartley Transform of Type II,” IEEE Signal Processing Letters, vol.18, no.11, pp.687-689, 2011 **(Impact factor: 3.9-Zona Rosie)**
- [6] **D.F. Chiper**, “Radix-2 fast algorithm for computing discrete Hartley transform of type III,” IEEE Transactions on Circuits and Systems-II, vol.59, no.5, pp. 297-301, DOI: 10.1109/TCSII.2012.2190863 **(Impact factor: 4.4-Zona Rosie)**
- [7] **D.F. Chiper**, “[A novel VLSI DHT algorithm for a highly modular and parallel architecture](#),” IEEE Transactions on Circuits and Systems- II, vol.60, no.5, pp.282-286, 2013 **(Impact factor: 4.4-Zona Rosie)**
- [8] **D.F. Chiper**, “A structured Dual Split-Radix algorithm for the discrete Hartley transform of length $N=2^n$,” Circuits, Systems and Signal Processing, DOI: 10.1007/s00034-017-3;, 2017 <http://rdcu.be/q95K>
<http://link.springer.com/article/10.1007/s00034-017-0552-3> **(Impact Factor: 1.998 (2017)) (Zona Galbena)**
- [9] R. Matei, **D.F. Chiper**, “Analytic Design Technique for 2D FIR Circular Filter Banks and Their Efficient Implementation Using Polyphase Approach,” **Sensors- Impact Factor: 3.9(2022)- este mentionata afilierea la AOSR**
- [10] **D.F. Chiper**, A. Cracan, “New Systolic Array Algorithms and VLSI Architectures for 1-D MDST,” *Sensors*, *Sensors* 2023, 23(13), 6220; <https://doi.org/10.3390/s23136220>, **Impact Factor: 3.9(2022)- este mentionata afilierea la AOSR**